**UNIDAD TEMATICA 8. Memorias** Clasificación de memorias: Clasificación según el modo de acceso a la unidad de Información; Clasificación según las operaciones que aceptan por cada acceso; Clasificación según la duración de la información // Dimensión de la memoria // Memorias Ram estáticas y dinamicas; Memorias SRAM (Static Random Access Memory); Memorias DRAM (dynamic random access memory); RAM con acceso random; Diagrama de interconexión; RAM con acceso asociativo // Jerarquía de la memoria // Memoria Caché: Principios de Funcionamiento; Caching; Mapeo de la dirección física; Mapeo directo; Mapeo asociativo de una vía o de Correspondencia Directa; Mapeo asociativo de n vías o de conjunto; Actualización de caché; Actualización de Memoria Principal; Niveles de caché // Memoria Principal: Memoria a nivel Lógica Digital; Memorias RAM dinámicas; Controlador de memoria dinámica; Módulos; Velocidad del Bus de Memoria// Memoria como en un espacio lógico; Cálculo de direcciones físicas en modo Real; Almacenamiento de bytes en memoria. Big-Endian y Little-Endian; Gestión de memoria y su relación con los modos de operación de los procesadores.